|  |  |
| --- | --- |
| **Lab 0 FPGA Test** | |
| 學號: 109021115 | 姓名: 吳嘉濬 |

一張含有 文字, 電子用品, 電路 的圖片

自動產生的描述FPGA 編號：LDLab F0167

(請代換填入你的正確FPGA編號，若有更換  
填寫最後拿到的編號)

FPGA編號

(檢查正常請打R)

R 可正常通電，傳輸線接上電腦後 POWER LED (LD20) 有亮紅燈。

R 可正常 Program, Program 後 DONE LED (LD19) 有亮綠燈。

R LED (LD15-LD0) 正常。

R Slide Switches (SW15-SW0) 正常。

R 7-Segment Display正常。

R Pushbuttons (BTNU, BTND, BTNL, BTNR, BTNC) 正常。

R 我承諾會小心使用實驗教材，並負起保管維護責任。

請在拿到板子時當場測試，有問題立即聯絡助教，並在底下簡述問題並記錄最初及更換後的板子編號。若一切正常此處無須填寫：

|  |
| --- |
|  |